

传感器 IO PNP/NPN 接线规范

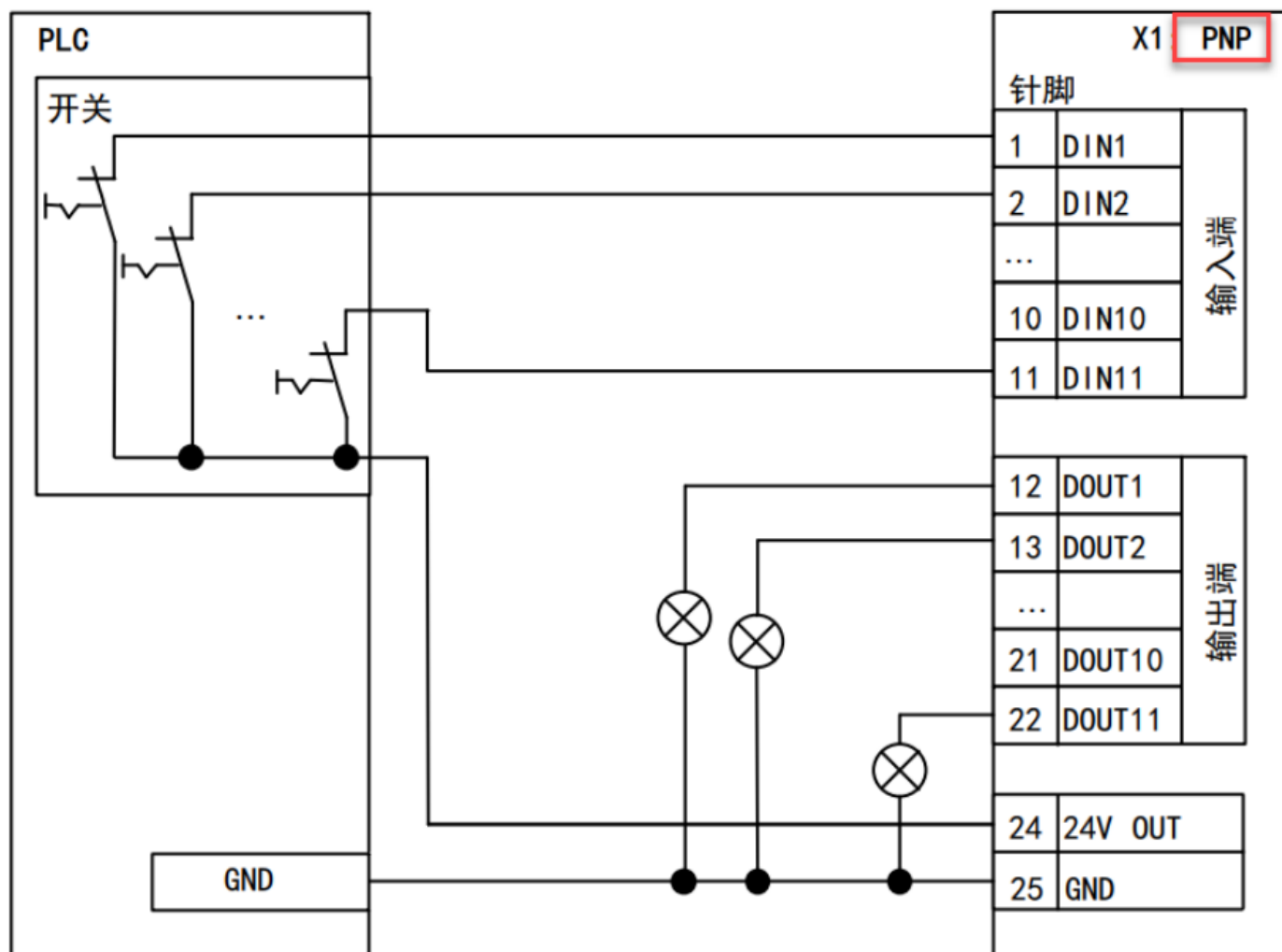


Zhao Jun

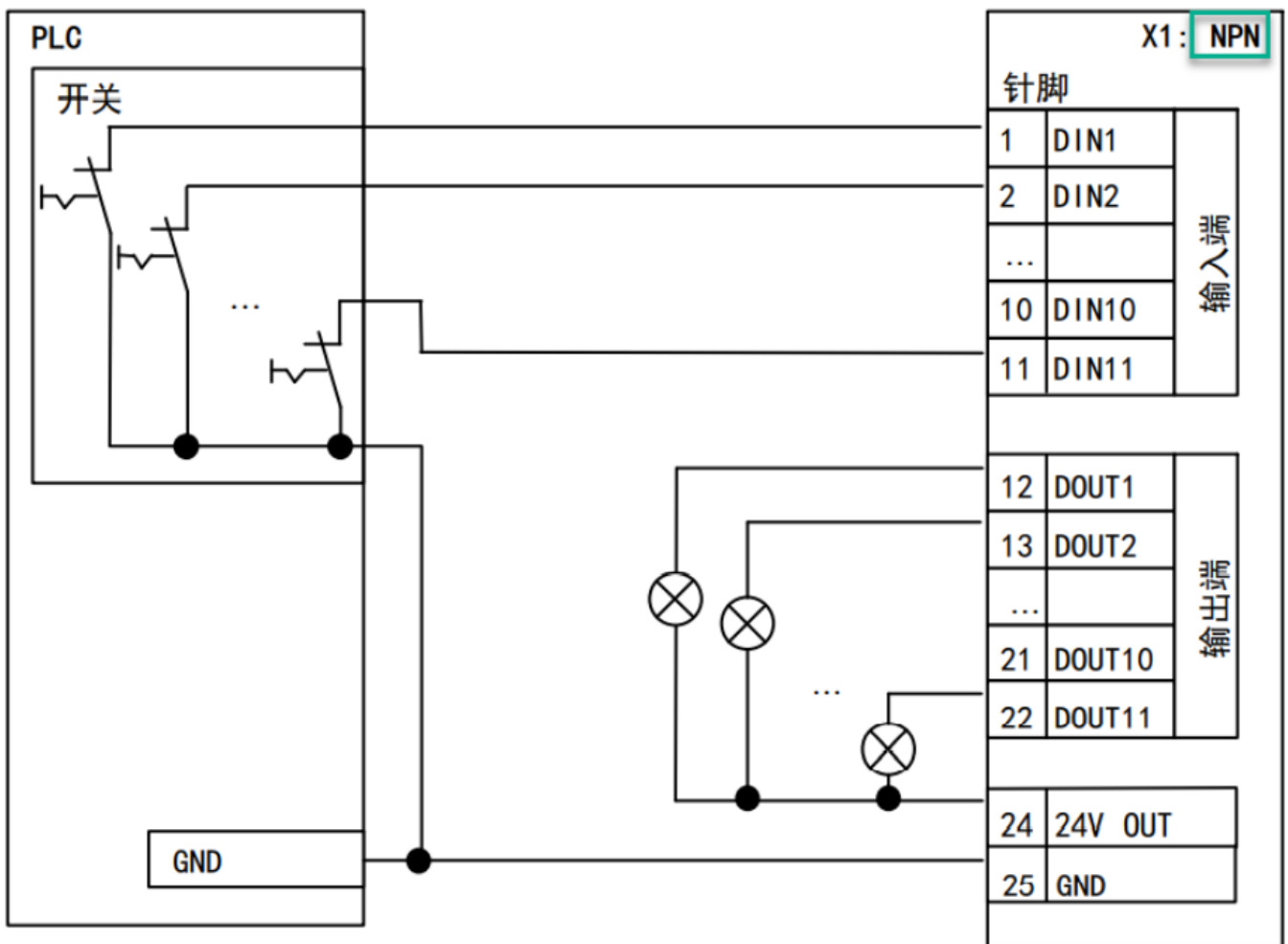
2022.07

1 如何规范地进行 SMT 或者 SME 的 PNP/NPN 接线？

回答：请看截图



说明：对于 PNP 来说，是高电平有效。所以高电平有效是指后续的 IO 电路，需要一个 24V 来形成有效的电流回路。如上图中的输入端，需要引入 24V 才能形成有效的电流回路。对于输出端，因为已经具有 24VDC 的电平，所以，必须接地，才能形成有效的电流回路。



说明：对于 NPN 来说，是低电平有效。所谓低电平有效是指后续的 IO 电路，需要引入 0V 来形成有效的电流回路。如上图中的输入端，需要引入 0V 才能形成有效的电流回路。对于输出端，因为已经具有 0V，所以，必须接到 24V，才能形成有效的电流回路。